



# 运算放大器的稳定性

目录



- 两级运放的稳定性
- 极点分离
- 正零点的补偿
- 三级运放的稳定性

Ref.: W. Sansen : Analog Design Essentials, Springer 2006

运算放大器的运算功能



运放性能指标:高电压增益 差分输入电压≈0 输入电流 =0 高带宽 增益带宽乘积GBW非常,非常高!

单端? 全差分?

Ē



8

M6

M8

9

5

 $C_{L}$ 

VOUT

 $V_{\rm DD}$ 

¥. )*I*<sub>B</sub>

M2

M4

3

: B1

 $B_2$ 

6

2+

 $I_{\rm B}$ 

 $B_2$ 

 $V_{SS}$ 

电流输入

电流输入? 电压输入?





射频集成电路设计研究小组 复旦大学

Ę

电流输出

唐长文

-046-





复旦大学 射频集成电路设计研究小组

反馈结构

Ē









积分器

Ę



复旦大学 射频集成电路设计研究小组





复旦大学 射频集成电路设计研究小组



Ē



复旦大学 射频集成电路设计研究小组





### 有限衰减的低通滤波器



### 增益和带宽之间的交换



### 开环增益和闭环增益



Ref.: P. Gray, P.Hurst, S.Lewis, R. Meyer: Design of analog integrated circuits, 4th ed., Wiley 2001 复旦大学 射频集成电路设计研究小组 -0415-

### 运放成为运放的原因?



运算放大器 单级点放大器 高阻抗=高增益 增益与带宽交换 任何增益下都稳定

复旦大学 射频集成电路设计研究小组



宽带放大器 多级点放大器 低阻抗节点 高带宽 只在某些增益下稳定

单极点系统

Ē



双极点系统

F



### 环路增益与相位裕度的关系 1



A。开环增益 A。闭环增益



PM相位裕度

### 环路增益与相位裕度的关系 2



A。开环增益 A。闭环增益



### 环路增益与相位裕度的关系 3



Ē

Ao开环增益 Ao闭环增益



### 环路增益与相位裕度的关系 4



-0422-



Ē



A。闭环增益

# 通过增加 $f_2$ ,提高 $PM_{\circ}(f_2=GBW)$

Ē



# 通过增加f<sub>2</sub>,提高PM。(f<sub>2</sub>≈3GBW)



当f<sub>2</sub>≈3GBW时,计算PM



# *PM*, ζ, P<sub>f</sub>和P<sub>t</sub>

Ē

$f = \sqrt{GRW}$		$() - 90^{\circ} - \arctan$	<u>GBW</u> – ar	$\frac{f_2}{f_2}$
$r_{\rm r} = \sqrt{0D}$		) – 50 arctari	$f_2 = ar$	GBW
$\frac{f_2}{GBW}$	<i>PM</i> (°)	$\zeta = \frac{1}{2} \sqrt{\frac{f_2}{GBW}}$	P <sub>f</sub> (dB)	P <sub>t</sub> (dB)
0.5	27	0.35	3.6	2.3
1	45	0.5	1.25	1.3
1.5	56	0.61	0.28	0.73
2	63	$\sqrt{2}/2$	0	0.37
3	72	0.87	0	0.04
4	76	1		
5	79			

复旦大学 射频集成电路设计研究小组

闭环幅度频率响应



复旦大学 射频集成电路设计研究小组

-0428-

### 闭环阶跃冲击响应



目录



• 两级运放的稳定性

- 极点分离
- 正零点的补偿
- 三级运放的稳定性

#### 通用两级放大器1



### 通用两级放大器 2



初步设计两级运放

当*GBW* = 100 MHz、*C*<sub>L</sub> = 2 pF 时 解:选择*C*<sub>c</sub> = 1pF

目录



• 两级运放的稳定性



- 正零点的补偿
- 三级运放的稳定性

### 通用两级运放:密勒OTA



复旦大学 射频集成电路设计研究小组





零极点近似

Ē

$$A = A_0 \frac{1 - cs}{1 + as + bs^2}$$
零点  $z = \frac{1}{c}$ 
  
极点  $s_1 = -\frac{1}{a}$   $s_2 = -\frac{a}{b}$   $a^{\uparrow} \Rightarrow s_1 \downarrow \text{ and } s_2^{\uparrow}$ 
  
如果  $s_2 \gg s_1$  :  $silk \downarrow$   $silk \downarrow$   $silk \downarrow$   $1 + as + bs^2 = 0$   $1 + as + bs^2 = 0$ 
  
 $\int_{s_1}^{t_1} \frac{1}{a}$   $s_2 = -\frac{a}{b}$ 

复旦大学 射频集成电路设计研究小组

-0437-

# 密勒OTA:用Cc进行极点分离



 $C_c$ 取较大值,

进行极点分离:

$$f_{\rm d} = \frac{1}{2\pi A_{\rm V2}R_{\rm n1}C_{\rm c}}$$

$$f_z = \frac{g_{m2}}{2\pi C_c}$$
为正零点!

$$GBW = rac{g_{m1}}{2\pi C_c}$$

复旦大学 射频集成电路设计研究小组

F

正零点的作用





对于相位,正零点像一个负极点!!!





复旦大学 射频集成电路设计研究小组

# 密勒OTA:用gm2进行极点分离



gmo取较大值, 进行极点分离:  $f_{\rm d} = \frac{1}{2\pi A_{\rm v2}R_{\rm n1}C_{\rm c}}$  $f_z = \frac{g_{m2}}{2\pi C_z}$ 为正零点!  $GBW = \frac{g_{m1}}{2\pi C_c}$ 

极点分离的方式

Ē

$$\frac{g_{m2}}{g_{m1}} \approx 4 \frac{C_{L}}{C_{c}}$$
 或表示为  $g_{m2}C_{c} \approx 4g_{m1}C_{L}$ 

复旦大学 射频集成电路设计研究小组

目录





# 密勒效应的正反馈特性产生正零点



截断正馈通路1



复旦大学 射频集成电路设计研究小组

-0444-

### 截断正馈通路2



复旦大学 射频集成电路设计研究小组

### 共源共栅密勒补偿





### 截断正馈通路3



$$f_{z} = rac{1}{2\pi C_{c}(1/g_{m2} - R_{c})}$$

$$R_{\rm c} = 1/g_{\rm m2}$$
 无穷远处零点  
 $R_{\rm c} > 1/g_{\rm m2}$  负零点

Ref.: Senderovics, JSSC Dec 78, 760-766

负零点补偿

Ē

$$R_{\rm c} \gg 1/g_{\rm m2} \quad r_{\rm z} = -\frac{1}{2\pi C_{\rm c}R_{\rm c}}$$

$$f_z = 3GBW \implies R_c = \frac{1}{3g_{m1}}$$

选择 
$$\frac{1}{g_{m2}} < R_c < \frac{1}{3g_{m1}}$$

复旦大学 射频集成电路设计研究小组

### 练习:两级运放

已知: GBW = 50 MHz、C<sub>L</sub> = 2 pF 和V<sub>GS1</sub> – V<sub>T</sub> = 0.2 V 求: I<sub>DS1</sub>、I<sub>DS2</sub>、C<sub>c</sub>和 R<sub>c</sub>

 $f_{\rm nd} = 150 \text{ MHz} \implies g_{\rm m2} = 2\pi C_{\rm L} 4GBW = 8g_{\rm m1} = 2520 \text{ }\mu\text{S}$  $I_{\rm DS2} = 252 \text{ }\mu\text{A} \quad 1/g_{\rm m2} \approx 400 \text{ }\Omega$ 

 $\frac{1}{g_{m2}} < R_{c} < \frac{1}{3g_{m1}} \Longrightarrow 400 \ \Omega < R_{c} < 1 \ k\Omega$  $R_{c} \approx 400 \sqrt{2.5} \approx 640 \ \Omega \pm 60\%$ 

目录

- •运算放大器的使用
- 两级运放的稳定性



• 正零点的补偿

• 三级运放的稳定性



### 一级CMOS OTA



复旦大学 射频集成电路设计研究小组

### 两级密勒CMOS OTA



复旦大学 射频集成电路设计研究小组

Ē

-0452-

#### 

# 三级嵌套密勒CMOS OTA



复旦大学 射频集成电路设计研究小组

# 差分对构建嵌套密勒OTA



Ref.: Huijsing, JSSC Dec.85, pp.1144-1150

# PM与两个非主极点的关系

Ē



### 功耗与两个非主极点的关系



 $I_{\rm TOT} = 2I_{\rm DS1} + 2I_{\rm DS2} + I_{\rm DS3}$ 

复旦大学 射频集成电路设计研究小组

Ē

三级运放的初步设计

$$GBW = \frac{g_{m1}}{2\pi C_c} \qquad f_{nd1} = \frac{g_{m2}}{2\pi C_D} \qquad f_{nd2} = \frac{g_{m3}}{2\pi C_L}$$
$$f_{nd1} = 3GBW \qquad f_{nd2} = 5GBW$$
  
选择  $C_D \approx C_c \implies \frac{g_{m2}}{g_{m1}} \approx 3 \qquad \frac{g_{m3}}{g_{m1}} \approx 5\frac{C_L}{C_c}$ 

输出级需要大电流!

Ē

练习: 三级运放设计

已知: GBW = 50 MHz、C<sub>L</sub> = 2 pF 和 V<sub>GS</sub> – V<sub>T</sub> = 0.2 V 求: I<sub>DS1</sub>、I<sub>DS2</sub>、I<sub>DS3</sub>、C<sub>c</sub> 和 C<sub>D</sub>

$$f_{nd1} = 150 \text{ MHz} \implies g_{m2} = 2\pi C_D 3GBW = 3g_{m1} = 945 \text{ }\mu\text{S}$$
  
 $I_{DS2} = 94.5 \text{ }\mu\text{A}$ 

 $f_{nd2} = 250 \text{ MHz} 
ightarrow g_{m3} = 2\pi C_L 5GBW = 10g_{m1} = 3150 \text{ }\mu\text{S}$  $I_{DS3} = 315 \text{ }\mu\text{A}$ 

复旦大学 射频集成电路设计研究小组

### 一/两/三级运放的比较

GBW = 50 MHz  $C_{L} = 2 \text{ pF}$